## (19) 世界知的所有権機関 国際事務局





(43) 国際公開日 2005年11月3日(03.11.2005)

PCT

## (10) 国際公開番号 WO 2005/104248 A1

(51) 国際特許分類7:

H01L 33/00

(21) 国際出願番号:

PCT/JP2005/007412

(22) 国際出願日:

2005年4月18日(18.04.2005)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

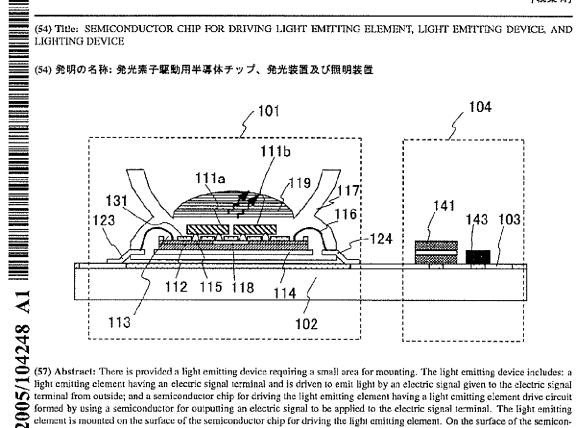
特願2004-123453 2004年4月19日(19.04.2004) JP

(71) 出願人 (米国を除く全ての指定国について): 松下電 器産業株式会社 (MATSUSHITA ELECTRIC INDUS-TRIAL CO., LTD.) [JP/JP]: 〒5718501 大阪府門真市大 字門真 1 0 0 6 番地 Osaka (JP).

(72) 発明者; および

- (75) 発明者/出願人 (米国についてのみ): 後藤 周作 (GO-TOU, Shusaku). 川原 司 (KAWAHARA, Tsukasa). 池 田忠昭 (IKEDA, Tadsaki). 青柳徹 (AOYAGI, Tooru).
- (74) 代理人: 東島 隆治 (HIGASHIMA, Takaharu); 〒 5400001 大阪府大阪市中央区域見1丁目3番7号 IMPビル 青山特許事務所 Osaka (JP).
- (81) 指定国(表示のない限り、全ての種類の国内保護が 可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, IR, IIU, ID, IL, IN, IS, JP, KE, KG, KM, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

/続葉有)



formed by using a semiconductor for outputting an electric signal to be applied to the electric signal terminal. The light emitting element is mounted on the surface of the semiconductor chip for driving the light emitting element. On the surface of the semiconductor chip for driving the light emitting element, a conductive route is provided for mutually connecting a plurality of light emitting elements.

- (84) 指定国(表示のない限り、全ての種類の広域保護 添付公開書類: が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

  - 国際調査報告書
  - 補正書・説明書

2文字コード及び他の略語については、定期発行される 各PCTガゼットの巻頭に掲載されている「コードと略語 のガイダンスノート」を参照。